

## 2. Arbeitstreffen der Fachgruppe Architektur hochintegrierter Schaltungen

### Agenda

<b>Montag, 8. Juni 2015</b>				
Zeit	Referent	Institution	Thema	Gebiet
13:00			Begrüßung	
13:15	Bertil Schmidt	Johannes Gutenberg Universität Mainz	Accelerating Bioinformatics Algorithms on Reconfigurable and Heterogeneous Architectures	Applications I
13:45	Michael Bromberger	Karlsruher Institut für Technologie	Beschleunigung von Anwendungen mithilfe von Approximate Computing	
14:15	Christopher Blochwitz	Universität zu Lübeck	Hardware Accelerated Index Generation for Semantic Web Databases	
14:45			Kaffeepause	
15:15	Daniel Ziener	Friedrich-Alexander-Universität Erlangen-Nürnberg	Increasing Efficiency and Realizability of FPGAs through Partial Reconfiguration	Runtime Reconfiguration
15:45	Tobias Kenter	Universität Paderborn	Heterogeneous Scheduling and Task Migration in On-The-Fly Computing	
16:15	Philip Gottschling	Technische Universität Darmstadt	Ultrafast (Meta-)Reconfiguration for FPGAs	
16:45			Kaffeepause	
17:00	Tim Wegner	Universität Rostock	Reliability- and Temperature-Aware NoC Architectures	Reliability & Virtualisierung
17:30	Lars Bauer	Karlsruher Institut für Technologie	Reliable Runtime Reconfigurable Architectures	
18:00	Bernd Klauer	Universität der Bundeswehr Hamburg	Virtualisierung mit FPGAs	
18:30			Hotel Checkin / Freie Zeit	
19:00			Social Event	

<b>Dienstag, 9. Juni 2015</b>				
Zeit	Referent	Institution	Thema	Gebiet
09:00	Markus Weinhardt	Hochschule Osnabrück	High-Level Design of Portable and Scalable FPGA Accelerators	High Performance Computing
09:30	Christian De Schryver	Technische Universität Kaiserslautern	Towards Run-Time Flexible Accelerators in HPC	
10:00	Jens Korinth	Technische Universität Darmstadt	REPARA - Reengineering and Enabling Performance and power of Applications	
10:30			Kaffeepause	
11:00	Mario Pormann	Universität Bielefeld	Systemintegration dynamisch rekonfigurierbarer Systeme - Beispiele aus den Bereichen Weltraumforschung und High-Performance Computing	Applications II
11:30	Andreas Kugel	Universität Heidelberg	Anwendbarkeit von High-Level-Synthesis (speziell VivadoHLS) auf komplexe Problemstellungen	
12:00	Martin Kumm	Universität Kassel	Faltungs-Transformation für den effizienten Hardwareentwurf aus Matlab Simulink	
12:30			Abschluss / Verabschiedung	
13:00			Ende	